



### CRONOGRAMA DE DESARROLLO DE ACTIVIDADES ACADÉMICAS

Año: 2019	Asignatura: Técnicas Digitales I	
Curso	Profesor	J.T.P. / Auxiliar
3R1	Dr. Luis Eduardo Toledo	Ing. Ruben De Brida
3R2	Dr. Luis Eduardo Toledo	Ing. Marcelo Casasnovas
3R3	Ing. Francisco Guillermo Gutiérrez	Ing. Sergio Daniel Olmedo
3R4	Ing. Francisco Guillermo Gutiérrez	Ing. Marcelo Casasnovas

UNIDAD	TEMA	Clase Nro.															
		1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	
1	Introducción a los Sistemas digitales y códigos binarios.	x	x														
2	Algebra de Boole.			x	x												
3	Funciones lógicas y su minimización.					x	x	x									
4	Semiconductores y circuitos integrados CMOS.								x	x							
5	Circuitos combinacionales.										x	x	x				
6	Aritmética binaria y circuitos aritméticos.													x	x	x	
	<b>Semana de clases (Según calendario académico)</b>	12	13	14	15	16	17	18	19	20	21	22	23	24	25	26	--
UNIDAD	TEMA	16	17	18	19	20	21	22	23	24	25	26	27	28	29	30	31
7	Lógica secuencial síncrona.	x	x	x	x												
8	Registros y contadores.					x	x	x									
9	Memorias y Lógica programable.								x	x	x						
10	Trayectoria de los datos: unidad de proceso.												x	x	x	x	
11	Circuitos tolerantes a fallas															x	x
	<b>Semana de clases (Según calendario académico)</b>	31	32	33	34	35	36	37	38	39	40	41	42	43	44	45	46



### CRONOGRAMA DE DESARROLLO DE ACTIVIDADES ACADEMICAS - TRABAJOS PRÁCTICOS

Año: 2019	Asignatura: Técnicas Digitales I	
Curso	Profesor	J.T.P. / Auxiliar
3R1	Dr. Luis E. Toledo	Ing. Ruben De Brida
3R2	Dr. Luis E. Toledo	Ing. Marcelo Casasnovas
3R3	Ing. Francisco Guillermo Gutiérrez	Ing. Sergio Daniel Olmedo
3R4	Ing. Francisco Guillermo Gutiérrez	Ing. Marcelo Casasnovas

UNIDAD	TEMA	Clase Nro.															
		1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	
1	Fabricación Minilab (Práctico de laboratorio 1) Sistemas de Numeración y Códigos (Práctico de aula 1)	x															
2	Álgebra de Boole (Práctico de aula 2) Práctico de laboratorio 2		x	x													
3	Funciones Lógicas y su minimización Práctico de aula 3. Práctico de laboratorio 3						x	x	x								
	Primer Parcial									x							
4	Practico de laboratorio 4										x						
5	Codificadores-Decodificadores. Multiplexores / Demux (Practico de aula 5) Práctico de laboratorio 5.											x	x				
6	Aritmética Binaria (Practico de aula 6) Practico de laboratorio 6													x	x		
	Segundo Parcial																x
	<b>Semana de clases (Según calendario académico)</b>	12	13	14	15	16	17	18	19	20	21	22	23	24	25	26	--



UNIDAD	TEMA	16	17	18	19	20	21	22	23	24	25	26	27	28	29	30	31
7	Lógica secuencial síncrona. (Practico de aula 7)	x	x	x		x											
	Tercer Parcial				x												
8	Registros y Contadores. (Práctico de aula 8) Práctico de laboratorio 7						x	x	x								
9	Memorias y lógica programable.									x	x						
10	Trayectoria de los datos: unidad de proceso.											x	x		x		
11	Sistemas digitales tolerantes a fallas.																x
	Trabajo Final – Proyecto Integrador						x	x	x	x	x	x	x		x	x	x
	Cuarto Parcial													x			
	Recuperatorio																x
	<b>Semana de clases (Según calendario académico)</b>	31	32	33	34	35	36	37	38	39	40	41	42	43	44	45	46



## **RÉGIMEN DE PROMOCIÓN (Año 2019).**

### **Para regularizar:**

- *Cumplir con una asistencia mínima del 75% del total de las clases dictadas.*
- *Aprobar cinco instancias de evaluación, cuatro exámenes parciales regulares, y una evaluación que involucra los trabajos prácticos de Aula y de Laboratorio. En caso de resultar aplazado en algún examen parcial regular, el alumno deberá rendir y aprobar un examen recuperatorio sobre los temas del examen parcial regular no aprobado. Se podrán recuperar hasta dos de los cuatro parciales. Se debe aprobar la presentación del 80% de los trabajos prácticos de Aula y el 80% de los trabajos prácticos de laboratorio. Para aprobar un examen parcial regular o un examen recuperatorio el alumno deberá obtener una calificación igual o mayor a 6 (seis) puntos.*

### **Para Promocionar:**

#### ***Para Aprobar de forma directa la asignatura el alumno deberá:***

*Cumplir con los requisitos de regularización y presentar un proyecto integrador utilizando lógica programable y desarrollarlo utilizando un lenguaje de descripción de Hardware. La presentación del proyecto incluye un coloquio teórico / práctico sobre el contenido de la materia y en especial del trabajo integrador presentado. El coloquio será tomado por el profesor del curso en el cual se encuentre inscripto el estudiante. El proyecto podrá ser realizado en grupo de no más de dos estudiantes, el coloquio será individual. EL PLAZO MÁXIMO PARA PRESENTAR EL PROYECTO FINAL ES LA ULTIMA CLASE TEORICA DEL AÑO LECTIVO.*